

LVPECL			LVDS		
参数	数值	单位	参数	数值	单位
电源电压 ¹ V _{DD}	3.3±5% 2.5±5%	V	电源电压 ¹ V _{DD}	3.3±5% 2.5±5%	V
工作电流(无负载) I _{DD} Typ/Max	50/98	mA	工作电流(无负载) I _{DD} Max	60	mA
频率范围 ² f _N	25~250	MHz	频率范围 ² f _N	80~250	MHz
频率稳定性 ^{2,3} (订购选项)	±25, ±50, ±100	ppm	频率稳定性 ^{2,3} (订购选项)	±25, ±50, ±100	ppm
输出逻辑电平 ⁴ , -10/70°C 输出高电平 Min/Max 输出低电平 Min/Max	V _{DD} -1.025 /V _{DD} -0.880 V _{DD} -1.810 /V _{DD} -1.620	V	输出逻辑电平 ⁵ 输出高电平 Typ/Max 输出低电平 Min/Typ	1.43/1.6 0.9/1.1	V
输出逻辑电平 ⁴ , -40/85°C 输出高电平 Min/Max 输出低电平 Min/Max	V _{DD} -1.085 /V _{DD} -0.880 V _{DD} -1.830 /V _{DD} -1.555	V	输出漏电流 Max	10	uA
输出上升/下降时间 ⁴ t _R /t _F Max	600/600	ps	差分输出 Min/Typ/Max	247/330/454	mV
负载(电源电压: V _{DD} -1.3V)	50	Ω	差分输出误差 Max	50	mV
占空比 ⁵	50±5	%	偏置电压	1.25±10%	V
抖动(12kHz~ 20 MHz BW) 156.25MHz ⁶ Typ/Max	0.3/0.7	ps	偏置电压误差 Max	50	mV
周期抖动 ⁷ Typ RMS P/P 随机抖动 固有抖动	2.6 23 2.6 <0.2	ps ps ps ps	输出上升/下降时间 t _R /t _F Max	600/600	ps
输出启用 ⁸ Min 输出禁用 Max	0.7*V _{DD} 0.3*V _{DD}	V	负载(差分)	100	Ω
启用/禁用时间 Max	200	ns	占空比 ⁵	50±5	%
启用/禁用漏电流 Max	±200	uA	抖动(12kHz~ 20 MHz BW) 156.25MHz ⁶ Typ/Max	0.35/0.8	ps
使能端上拉电阻 输出启用 Typ 输出禁用 Typ	33 1	KΩ MΩ	周期抖动 ⁷ Typ RMS P/P 随机抖动 固有抖动	2.9 25.1 2.9 0.2	ps ps ps ps
启动时间 Max	10	ms	输出启用 ⁸ Min 输出禁用 Max	0.7*V _{DD} 0.3*V _{DD}	V
工作温度(订购选项)	-55/125, -40/85	°C	启用/禁用时间 Max	200	ns
外壳尺寸	3.0×5.0×1.3	mm	启用/禁用漏电流 Max	±200	uA

备注:

1. 更多信息可见标准频率和订购信息。
2. GVC-806电源引脚需安装0.1uF和0.01uF的电容
3. 包括校准公差, 工作温度, 电源电压变化, 老化和IR回流。
4. 图1定义了LVPECL测试电路, 图2定义了LVDS测试电路。
5. 占空比为On Time/Period。
6. 测试使用Agilent E5052, 156.25MHz。
7. 测试使用Wavcrest SIA3300C, 90K的样本。
8. 如果启用/禁用端开路, 输出将会被启用。

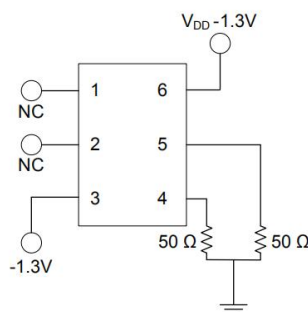


图1

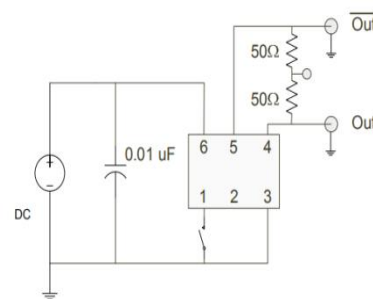
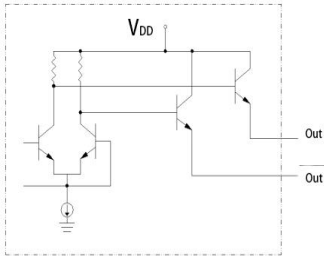
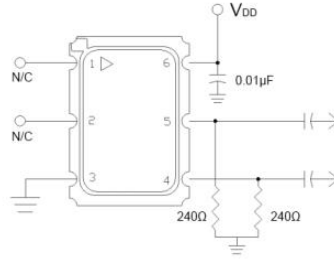


图2

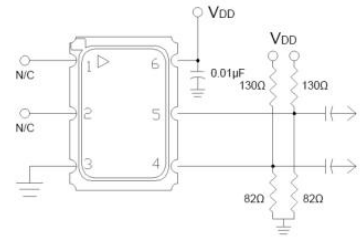
LVPECL应用图



标准LVPECL输出

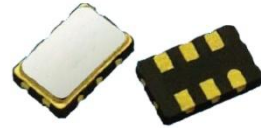
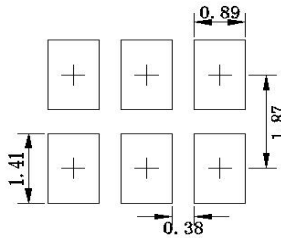
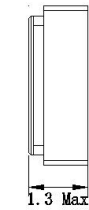
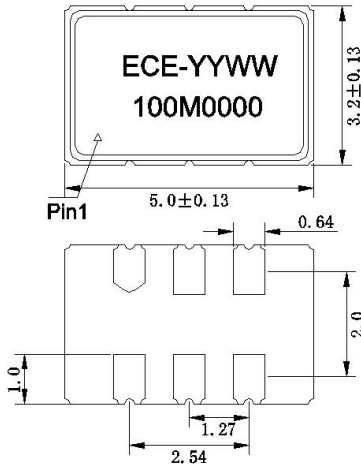


单电阻式



上拉下拉式

外型尺寸及引脚



引脚	符号	功能
1	E/D或NC	启用禁用或不连接
2	E/D或NC	启用禁用或不连接
3	GND	线路和外壳接地
4	f_o	输出频率
5	Cf_o	互补输出频率
6	V_{DD}	电源电压

订货须知

YVC - 806 - E C E - K A A N - 100M0000

