

参数	Min	Typ	Max	单位
频率范围 ¹ f_N	150		1000	M Hz
频率稳定性 ¹ (订购选项)		$\pm 50, \pm 100$		ppm
老化率 (10年)			10	ppm
电源电压 ¹ V_{CC}	2.97	3.3	3.63	V
工作电流 (无负载) I_{CC}		55	70	mA
输出电平 ¹				
中值-LVPECL	$V_{CC}-1.4$	$V_{CC}-1.25$	$V_{CC}-1.0$	V
摆幅-LVPECL	450	600	750	mV-pp
中值-LVDS	$V_{CC}-2.4$	$V_{CC}-2.3$	$V_{CC}-2.5$	V
摆幅-LVDS	250	350	450	mV-pp
输出电流 ² I_{out}			20	mA
上升时间 ^{2,3} t_R			500	ps
下降时间 ^{2,3} t_F			500	ps
对称性 ¹ SYM	45	50	55	%
抖动, 622.08MHz				
12kHz~ 20 MHz BW		0.100	0.250	ps
50kHz~ 80 MHz BW		0.120	0.300	ps
周期抖动 ⁴ , 622.08MHz				
RMS		2.5	3.0	ps
峰峰值		16	24	ps
工作温度 (订购选项)	-20/70, -40/85, -55/125			°C
外壳尺寸	5×7.5×2			mm

备注:

1. 按图1测试电路对参数进行测试。
2. 生产中未测试, 设计保证, 资质验证。
3. 测量从20%到80%的全输出摆幅 (图2)。
4. 宽带周期抖动测量使用Lecroy Wavemaster 8600A 6 GHz示波器, 采集250K样本。

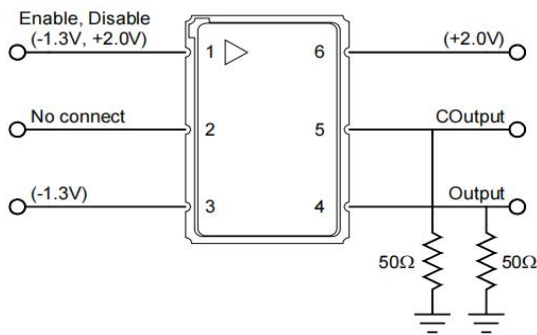


图1: 测试电路

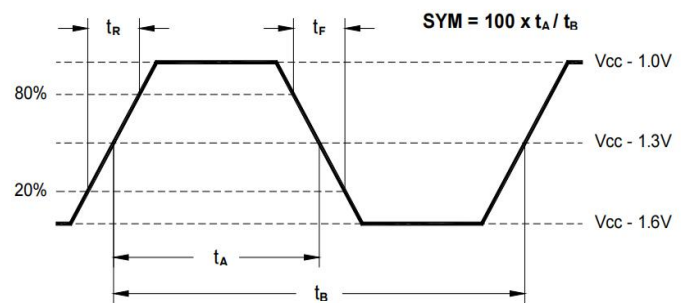
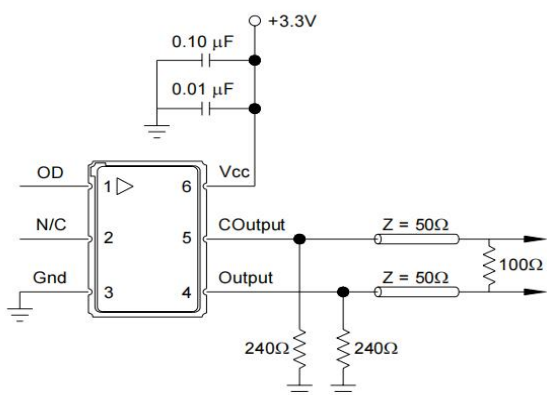


图2: 10K LV-PECL 波形

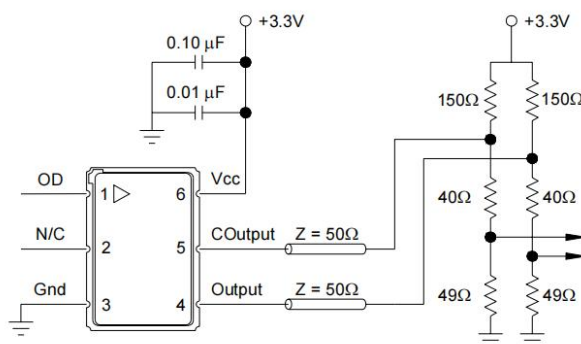
测试电路注释:

- 1). 为了满足50欧姆负载时的测量, 所有直流输入需要引入-1.3V的直流偏置。
- 2). 所有电源电压包含旁路电容器, 以尽量减少电源噪声。
- 3). 终端测试设备阻抗50Ω。



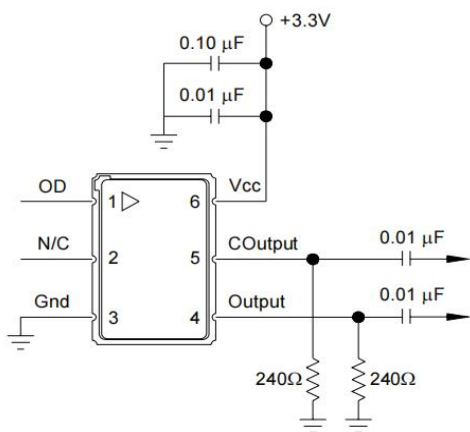
LV-PECL to LV-PECL:

对于短传输长度，可以通过移去 100Ω 电阻并加倍下拉电阻的值来降低功耗。



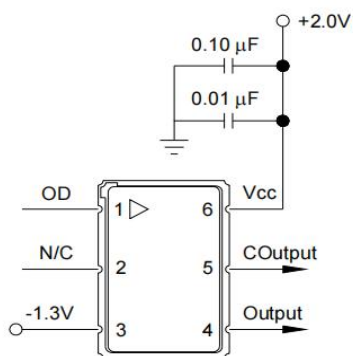
LV-PECL to LVDS:

限于短传输长度。根据LVDS接收器，配置可能需要修改。



功能测试:

允许进行标准电源配置。由于使用交流耦合，LV-PECL电平无法测量。

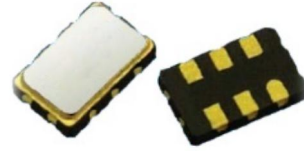
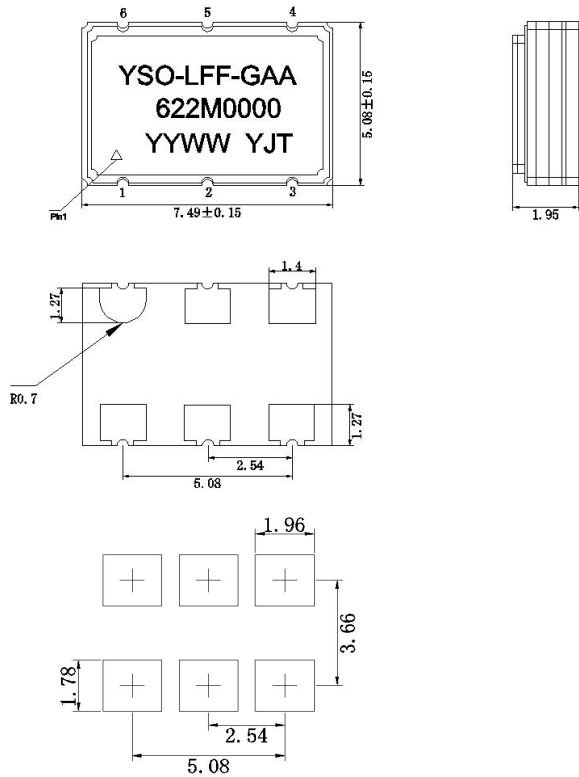


产品测试:

允许使用直流耦合到阻抗50Ω的测量设备。偏置电压必需如图1所示。

YSO-720

外型尺寸及引脚



引脚	符号	功能
1	NC 或 OE ¹	不连接或 启用 = LV-CMOS低电平或接地 禁用 = LV-CMOS高电平
2	OE ¹ 或 NC	不连接或 启用 = LV-CMOS低电平或接地 禁用 = LV-CMOS高电平
3	GND	电气和外壳接地
4	输出	输出
5	C输出	互补输出
6	V _{CC}	电源电压

备注1: 为了正确操作, 所选的禁用引脚不能悬空, 引脚1或引脚2必须使用启用选项。

订购须知

YSO - 720 - L F F - G A A - 622M0000

产品系列	YSO: SO基于XO	输出频率	150~1000MHZ
封装	720: 5×7.5×2mm	总稳定性条件	A: 包括10年40℃情况下的老化 N: 不包括老化
6焊盘陶瓷SMD		启用/禁用引脚&输入逻辑	A: 引脚2=启用-低(或地) / 禁用-高 B: 引脚2=启用-高(或V _{CC}) / 禁用-低 C: 引脚1=启用-低(或地) / 禁用-高 D: 引脚1=启用-高(或V _{CC}) / 禁用-低
输入	L: +3.3Vdc±10%	稳定性	G: ±50ppm H: ±100ppm
输出	F: LVPECL(45/55%对称性) P: LVDS(45/55%对称性)		
温度范围	D: -20~ 70℃ F: -40~ 85℃ M: -55~ 125℃		